



ALESSIO CARPINI

INGEGNERE DELLE TELECOMUNICAZIONI

INFORMAZIONI

Nome
Alessio Carpini

Indirizzo
Pistoia – Italia

Data di nascita
5 luglio 1983

Telefono

Email
alessio@aceinnova.com

Website
www.aceinnova.com



ISTRUZIONE E FORMAZIONE

- 2010 - 2013 **Università degli Studi di Firenze**
Laurea Magistrale
Laurea Magistrale in Ingegneria delle Telecomunicazioni con votazione 110/110 e lode.
- 2005 - 2010 **Università degli Studi di Firenze**
Laurea Triennale
Laurea Triennale in Ingegneria dell'Informazione.
- 1996 – 2002 **Istituto Tecnico Commerciale "A. Capitini"**
Diploma di Istruzione Secondaria Superiore
Ragioniere e Perito Commerciale.



ESPERIENZA LAVORATIVA

- 2019 - oggi **Leonardo Spa – Electronic Division**
Electronic Complex Hardware
Sviluppo di apparati avionici complessi basati su FPGA sottoposti a DO-254. Gestione del team di sviluppo, progettuale e documentale.
- 2018 - 2019 **Teoresi SPA presso Leonardo SPA**
R&D Complex Hardware
Ricerca e Sviluppo di sistemi Hardware e Software complessi presso la divisione Airborne and Space del gruppo Leonardo Spa per Teoresi Spa.
- 2015 - 2018 **ACE Innovation**
Fondatore e Progettista
Sviluppo, progettazione e produzione di sistemi elettronici ed informatici.
- 2013 - 2015 **Università degli Studi di Firenze - DINFO**
Ricercatore a tempo determinato
Progettazione e sviluppo di sistemi elettronici, informatici e di algoritmi per l'acquisizione, l'analisi e la trasmissione di dati cinematici.



ALESSIO CARPINI

INGEGNERE DELLE TELECOMUNICAZIONI

LINGUE

Italiano	
Madrelingua	
Inglese	
Buono	

2011 - 2013

Polo Universitario Città di Prato - PIN

Ricercatore part-time

Analisi tecniche e coordinamento all'interno di bandi nazionali e regionali. Attività di ricerca nell'ambito di sistemi per l'acquisizione di parametri vitali e sistemi di localizzazione in tempo reale presso il laboratorio LATI.

SOFTWARE

Rational DOORS	☒☒☒☒
Visual Studio C++	☒☒☒☒
Altium Designer	☒☒☒☒
IAR EW	☒☒☒☒
Intel Quartus	☒☒☒☒☒
LT Spice	☒☒☒☒
Solidworks	☒☒
SolidCAM	☒☒☒
Matlab	☒☒☒
LabView	☒☒
Derive	☒☒☒☒☒
Eclipse	☒☒☒☒
Android Studio	☒☒☒
XCode	☒☒☒
Office	☒☒☒☒☒
Photoshop	☒☒☒☒
Arduino IDE	☒☒☒☒☒
Mentor Designer	☒☒☒



CAPACITÀ E COMPETENZE

- ✓ Design di sistemi complessi basati su FPGA
VHDL (*Intel Quartus, QSys, Microsemi Libero*)
- ✓ Gestione di processi aziendali e documentali
From Kick-off to Production, Rational DOORS
- ✓ Gestione del team di sviluppo
Interno ed esterno all'azienda
- ✓ Programmazione di sistemi a µC
C/C++, RTOS
- ✓ Progettazione schede elettroniche
Schema elettrico
- ✓ Sbroglio schede elettroniche
Generazione file Gerber
- ✓ Conoscenze tecniche di produzione elettronica
Produzione PCB, assemblaggio, saldatura, testing
- ✓ Programmazione di Applicazioni
JAVA (Android Studio), Swift (XCode)
- ✓ Basi di disegno 3D per macchine CNC
Solidworks, SolidCAM
- ✓ Conoscenza strumentazione di misura
Multimetro, Oscilloscopio, Analizzatore di spettro